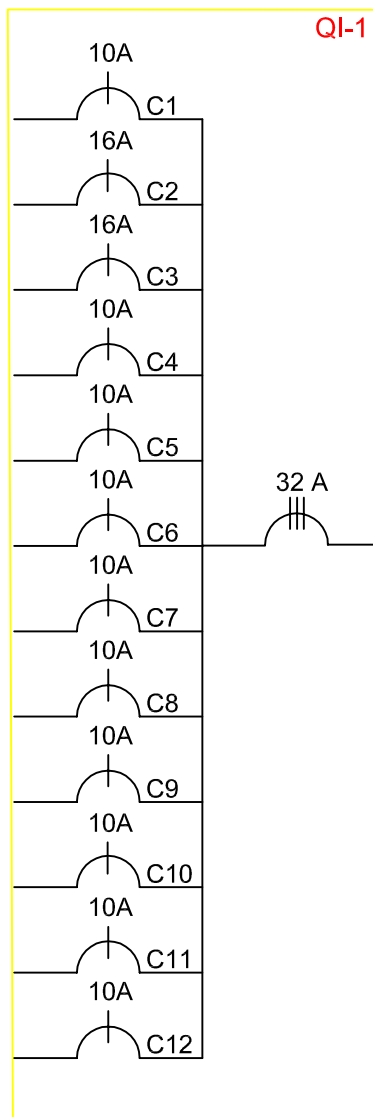


Diagrama Unifilar Esquemático do Quadro de Informática (QI-1)



Circuito	Tensão (Volts)	Proteção (Amperes)	Condutor (mm²)	Alimenta os seguintes equipamentos
C1	220	1F 10A	1,5	02 Microcomputadores
C2	220	1F 16A	2,5	01 Xerox
C3	220	1F 16A	2,5	01 Xerox
C4	220	1F 10A	1,5	02 Microcomputadores
C5	220	1F 10A	1,5	01 TV + 04 Microcomputadores
C6	220	1F 10A	1,5	03 Microcomputadores
C7	220	1F 10A	1,5	04 Microcomputadores
C8	220	1F 10A	1,5	04 Microcomputadores
C9	220			VAGO
C10	220			VAGO
C11	220			VAGO
C12	220			VAGO

Notas Gerais:

- 1- Tensão entre fases 380V, entre fase e neutro 220V;
- 2- Os condutores serão anti-chama de cobre eletrolítico isolados para 750V, 70°C, e deverão atender a NBR 5410
- 3- Serão observadas as seguintes cores para os condutores:
 - A- Circuito Trifásico: Branco (fase 1), Preto (fase 2), Vermelho (fase 3), Azul Claro (Neutro) e Verde (Terra);
 - B- Circuito Monofásico: Preto (fase), Azul Claro (Neutro) e Verde (Terra);
- 4 - Os eletrodutos serão em aço.
- 5 - As caixas de passagem serão sempre metálicas espessura mínima 18 USG ou em alumínio fundido tipo condutele;
- 6 - Sistema de aterramento: Terra e Neutro serão distintos, de acordo com a NBR 5010.
- 7 - O quadro elétrico de sobrepor trifásico com no mínimo 12 posições monofásicas, deverá ter barramentos principais (Fase 1, Fase 2 e Fase 3) e barramentos secundários (Neutro e Terra) distintos e isolados entre si, em cobre eletrolítico com 99,99% de pureza proteção entre os barramentos, dimensionada para a carga total instalada prevista no projeto e deverá obedecer o diagrama unifilar.



PRODERJ
CENTRO DE TECNOLOGIA DA INFORMAÇÃO E COMUNICAÇÃO DO ESTADO DO RIO DE JANEIRO
DIRETORIA DE INFRAESTRUTURA TECNOLÓGICA
GERÊNCIA DE ENGENHARIA E INFRAESTRUTURA

Projeto Básico para Infraestrutura Lógica e Elétrica - PGE
Diagrama Unifilar - Quadro de Informática - QI-1 (Sala 301)
Setor Administrativo Federal, SAF, Quadra 02, Lote 04, Salas 301 e 304
Brasília - DF